

California Micro Devices erweitert die ASIP-Familie durch Lösungen für VGA-Anschlüsse

Milpitas, Kalifornien, 13. September/PRNewswire/ --

- Auf dem preiswerten CM2010 sind 9 Einzelkomponenten zu einem einzigen Chip mit 8kV ESD-Schutz für RGB-Signale zusammenfasst

California Micro Devices (Nasdaq: CAMD) kündigte heute den CM2010 an, einen Application Specific Integrated Passive(TM) (ASIP(TM)) Chip, der eine kostengünstige, Einzelchip-Lösung für VGA-Schnittstellen bietet. Der CM2010 bietet eine Lösung mit optimalen Preis-Leistungsverhältnis für Grafikkarten und die kostenbewussteren Segmente des Notebook- und Desktop-PC-Marktes. Es handelt sich um den ersten Chip, der einen dem Industriestandard entsprechenden Schutz gegen elektrostatische Entladung (ESD) an den VGA-RGB-Ausgangs-Pins, Puffer-Treiber für die VSYNC- und HSYNC-Ausgänge, das Ganze integriert auf einem einzigen Chip und zu einem für Low-Cost-Systeme optimierten Preis bietet. Der durch schnell fallende Systempreise erzeugte Kostendruck hat den Low-Cost-Systemen billige Einzelschnittstellen aufgezwungen, deren ESD-Schutz dem Industrie-Standard häufig nicht genügt. Durch die Integration von 9 einzelnen, analogen und passiven Bausteinen in einem einzigen Chip, bietet der CM2010 eine höhere Leistung zu einem niedrigeren Preis als der Einsatz von Einzelkomponenten. Mit dem CM2010 erweitert California Micro Devices die Branchen-führende Reihe von VGA-Schnittstellen-Lösungen, wie z.B. den CM2009 und PACVGA200, die beide von führenden PC-, Grafikkarten und Unterhaltungselektronik-Herstellern eingesetzt werden.

(Fotos: <http://www.newscom.com/cgi-bin/prnh/20040913/SFM047>)

Schlüsselmerkmale

Der CM2010 wird zwischen dem Video-Grafik-Controller und dem VGA-Anschluss platziert. Er verfügt dank kapazitätsarmer (4 pF) Current-Steering-Dioden über eine integrierten ESD-Schutz an 3 VGA-RGB-Ausgangssignalen. Diese Dioden sind darauf ausgerichtet, die hohen Spannungsspitzen gemäss IEC-61000-4-2, Level-4 (8 kV Berührungsentladung) sicher abzuleiten.

Zwei 3.3/5V 24mA nicht-invertierende Treiber ermöglichen die Pufferung der HSYNC- und VSYNC-Signale gemäß dem VESA Video Signal Standard (VSIS) Version 1, Rev. 2. Diese Puffer wandeln niedrige Eingangsspannungs-Pegel in CMOS Ausgangs-Pegel, die sich zwischen Masse und VCC bewegen. Die VCC beträgt typischerweise 5V, sodass man kompatibel mit dem alten VESA-Standard bleibt. Der CM2010 kann jedoch auch mit 3.3 V betrieben werden.

All diese Funktionen befinden sich in einem kleinen 10-Pin MSOP-Gehäuse, erhältlich in eutektischer oder auch bleifreier Version.

Preise und Verfügbarkeit

Der CM2010 befindet sich derzeit in der Qualitätskontrolle. Die Preise beginnen bei 0,37 US-Dollar pro Stück bei einer Abnahme in Einheiten von jeweils 10.000 Stück. Der Produktionsbeginn ist für das 4. Quartal 2004 geplant.

Informationen zu California Micro Devices Corporation

California Micro Devices Corporation ist ein führender Anbieter von anwendungsspezifischen analogen Halbleiter-Produkten für die Mobilfunk-, Computer- und Unterhaltungselektronikmärkte. Zu den wichtigsten Produkten zählen Application Specific Integrated Passive (TM) (ASIP(TM)) Chips sowie Power-Management- und Schmittstellen-ICs. Detaillierte Informationen über das Unternehmen und seine Produkte sind unter www.calmicro.com erhältlich.

Hinweise: ASIP(TM) und Application Specific Integrated Passive(TM) sind Marken von California Micro Devices. Alle anderen Marken sind Eigentum der jeweiligen Inhaber.

Website: <http://www.calmicro.com>

Quelle: California Micro Devices Corporation

Richard Haas von California Micro Devices, Tel.: +1-408-934-3108, oder E-Mail: richardh@calmicro.com